

Вопросы к зачету по курсу «Системотехника ЭВС, комплексы и сети»

1. История развития вычислительной техники.
2. Принцип «открытой архитектуры».
3. Процессорное ядро.
4. BIOS.
5. Подсистема синхронизации.
6. Шинные формирователи и буферные регистры.
7. Временная диаграмма шины ISA . Описание, пояснения, основные сигналы.
8. Временная диаграмма шины PCI. Описание, пояснения, основные сигналы.
9. Подсистема прерываний.
10. Контроллер прямого доступа к памяти.
11. Структурная схема контроллера 8259.
12. Структурная схема контроллера 8237.
13. Программная диагностика.
14. Классификация ОЗУ, характеристики, структурная схема динамического ОЗУ.
15. POST тестирование – назначение, алгоритм, аппаратные средства.